

## ■ 機能概要

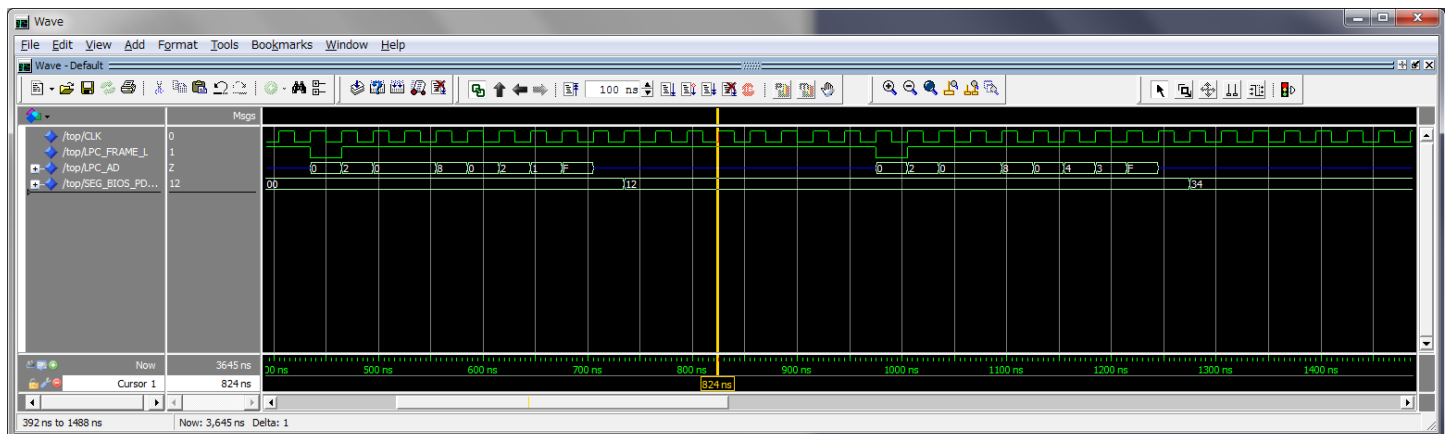
LPC(Low Pin Count BUS)から、Intel Port80 として出力される BIOS Post Code を抽出します。  
本モジュールは LPC へは Sync 等の応答をしないため、他に同種のデバイスが存在しても競合せず共存が可能です。

## ■ 信号一覧

Name	I/O	Description
RST	in	リセット信号 (Active High) です。 非同期リセットとして使用されています。
LPC_GCLK	in	LPC のクロック信号です。
LPC_FRAME_N	in	LPC の Frame 信号 (Active Low) です。
LPC_AD[3:0]	in	LPC のデータバスです。
SEG_BIOS_PDATA[7:0]	out	本モジュールによって抽出された BIOS Post Code の 1 バイトデータです。 I/O 空間 0080h 番地へのライトデータのみが抽出されます。

## ■ 機能詳細

動作波形を以下に示します。



LPC の Port80 に出力される BIOS Post Code をデコードし、LPC\_GCLK に同期したデコードデータ (SEG\_BIOS\_PDATA) を出力します。  
Port80 以外の LPC アクセスは無視されます。